

## İÇİNDEKİLER

Önsöz .....	3
Kart-Lab DIJ-1 deney kartının tanıtılması.....	5
<b>Deney no: 1</b> TTL entegrenin lojik seviyesinin bulunması .....	9
<b>Deney no: 2</b> Değil (not) kapısının incelenmesi.....	12
<b>Deney no: 3</b> Ve (and) kapısının incelenmesi.....	14
<b>Deney no: 4</b> Ve Değil (nand) kapısının incelenmesi .....	16
<b>Deney no: 5</b> Veya (or) kapısının incelenmesi.....	18
<b>Deney no: 6</b> Veya Değil (nor) kapısının incelenmesi .....	20
<b>Deney no: 7</b> Özel Veya (exclusive or) kapısının incelenmesi .....	22
<b>Deney no: 8</b> Özel Veya Değil (exclusive nor) kapısının incelenmesi .....	24
<b>Deney no:9</b> Üç durumlu Tampon (buffer) kapısının incelenmesi .....	26
<b>Deney no: 10</b> Kapı giriş sayılarının artırılması (üç girişli VE kapısı elde etmek).....	29
<b>Deney no: 11</b> Ve Değil (nand) kapısından diğer kapıları elde etmek.....	32
<b>Deney no: 12</b> Veya Değil (nor) kapısından diğer kapıları elde etmek.....	35
<b>Deney no: 13</b> Kod çözücü (decoder) devre uygulamaları (iki girişli dört çıkışlı kod çözücü) .....	38
<b>Deney no: 14</b> Kod çözücü (decoder) devre uygulamaları (74LS138 entegresi ile kod çözme).....	41
<b>Deney no: 15</b> Kod çözücü (decoder) devre uygulamaları (74LS47 7 parçalı display kod çözücü .....	43
<b>Deney no: 16</b> Kodlayıcı (encoder) devre uygulamaları (desimalden BCD'ye Kodlayıcı .....	47
<b>Deney no: 17</b> Öncelikli kodlayıcı (priority encoder) 74LS147 entegre uygulaması.....	50
<b>Deney no: 18</b> Kod dönüştürücü (code converter) uygulaması . Gray kodunu hex. Desimal koduna dönüştürmek .....	53
<b>Deney no: 19</b> Kod dönüştürücü (code converter) uygulaması (BCD'den binary koduna çevirme 74LS184 entegresi.....	56
<b>Deney no: 20</b> Veri seçici (multiplexer) uygulaması (ikiden bire veri seçmek).....	59
<b>Deney no: 21</b> Veri seçici (multiplexer) uygulaması (dörtten bire veri seçmek 74LS153 entegresi).....	62
<b>Deney no: 22</b> Veri seçici (multiplexer) uygulaması (sekiz hattan bire veri seçmek 74LS151 entegresi).....	64
<b>Deney no: 23</b> Veri dağıtıcı (demultiplexer) uygulaması (birden iki hatta veri dağıtmak .....	68
<b>Deney no: 24</b> Veri dağıtıcı (demultiplexer) uygulaması (birden dört hatta veri dağıtmak .....	70
<b>Deney no: 25</b> Veri dağıtıcı (demultiplexer) uygulaması (74LS155 entegresinin incelenmesi).....	72
<b>Deney no: 26</b> Veri dağıtıcı (demultiplexer) uygulaması (74LS138 entegresinin veri dağıtıcısı olarak kullanılması) .....	75
<b>Deney no: 27</b> Verinin taşınması ile ilgili uygulama .....	79
<b>Deney no: 28</b> Yarım toplayıcı (half adder) uygulaması .....	82
<b>Deney no: 29</b> Tam toplayıcı (full adder) uygulaması.....	84
<b>Deney no:30</b> Paralel toplayıcı devre uygulaması (iki bitlik iki sayının toplanması) .....	86
<b>Deney no: 31</b> Paralel toplayıcı devre uygulaması (74LS83 entegresini incelenmesi).....	89
<b>Deney no: 32</b> Yarım Çıkarıcı (half subtractor) uygulaması .....	92
<b>Deney no: 33</b> Tam çıkarıcı (full subtractor) uygulaması.....	94
<b>Deney no: 34</b> 74LS83 entegresi ile paralel çıkarıcı uygulaması .....	96
<b>Deney no: 35</b> Çarpma (multiply) devresi uygulaması .....	100
<b>Deney no: 36</b> Karşılaştırıcı (comparator) uygulaması iki bit karşılaştırıcı .....	103
<b>Deney no: 37</b> Karşılaştırıcı (comparator) uygulaması 74LS85 entegresini incelenmesi.....	106
Bazı CMOS entegre pin bağlantıları.....	109
Bazı TTL entegre pin bağlantıları .....	111
Kitapta kullanılan bazı entegrelerin lojik diyagramları .....	113